

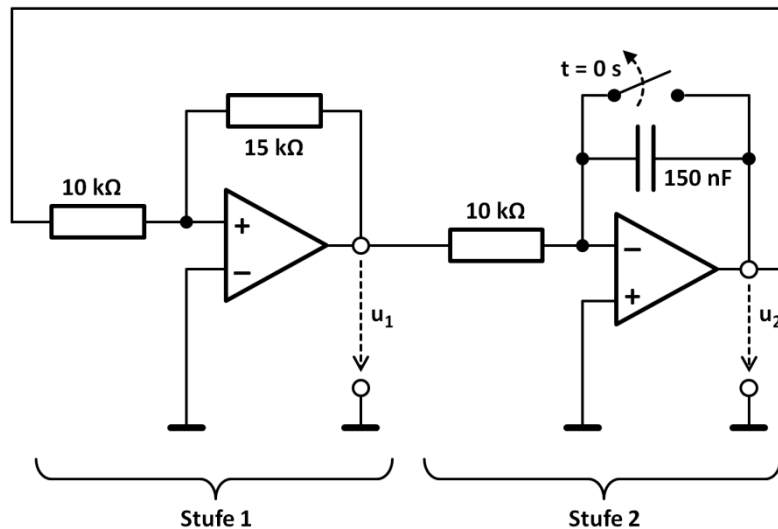
Hochschule München Fakultät 03	Sommersemester 2014, Dauer: 90 min Elektronik/Mikroprozessortechnik	M. Krug, P. Klein, T. Küpper, W. Stadler
Zugelassene Hilfsmittel: <u>alle eigenen</u>	Matr.-Nr.:	Name, Vorname:
	Hörsaal:	Unterschrift:

A	1	2	3	4	Σ	N
P						

Aufgabe 1 (ca. 15 Punkte)

Die abgebildete Schaltung besteht aus zwei Stufen. Die Ausgangsspannung der ersten Stufe (u_1) ist zugleich die Eingangsspannung der zweiten Stufe. Die Ausgangsspannung der zweiten Stufe (u_2) ist zugleich die Eingangsspannung der ersten Stufe.

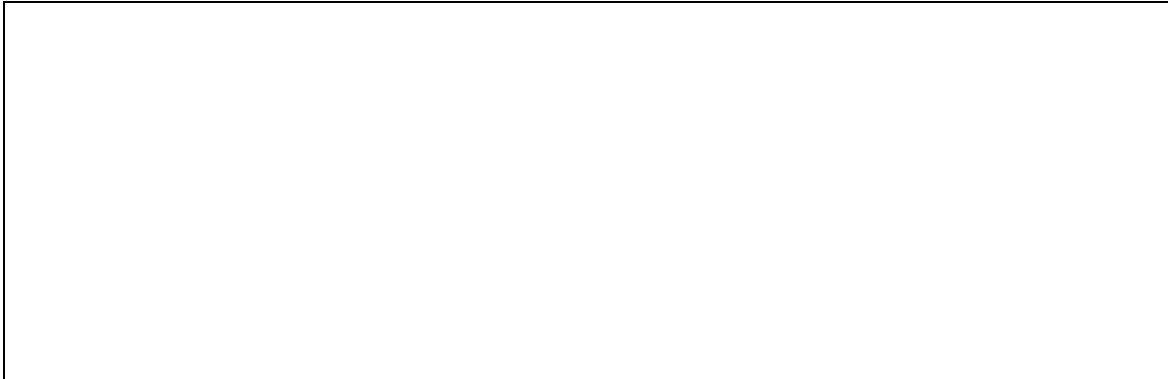
Bei den Operationsverstärkern handelt es sich um ideale Operationsverstärker mit einer maximalen Ausgangsspannung von ± 15 Volt. Der Schalter wird zum Zeitpunkt $t = 0$ s geöffnet (vorher ist er geschlossen und daher der Kondensator nicht geladen).



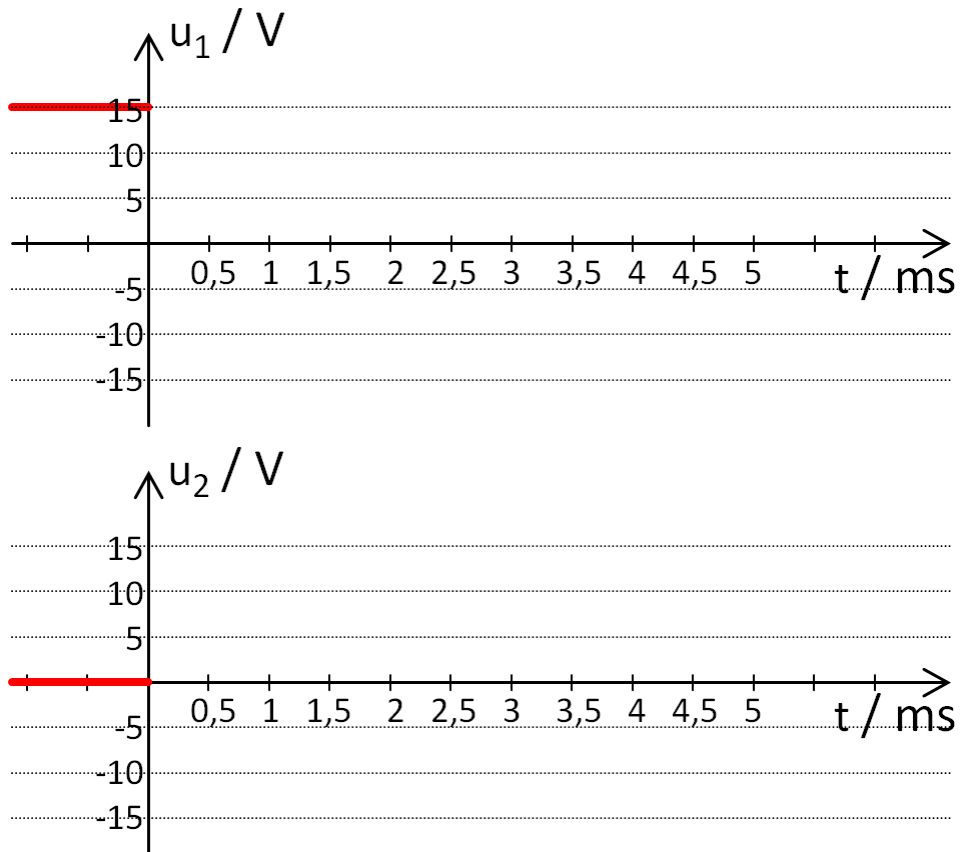
- 1.1. Nennen Sie drei Eigenschaften, in denen sich ideale Operationsverstärker von realen Operationsverstärkern unterscheiden.

- 1.2. Um welche Grundschialtung handelt es sich bei der ersten Stufe? Zeigen Sie die Abhängigkeit der Ausgangsspannung u_1 von der Eingangsspannung u_2 in einem Diagramm.

- 1.3. Markieren Sie den „virtuellen Massepunkt“, der sich in der abgebildeten Schaltung befindet.
- 1.4. Um welche Grundschialtung handelt es sich bei der zweiten Stufe? Berechnen Sie die Ausgangsspannung u_2 als Funktion der Eingangsspannung u_1 .



- 1.5. Zeichnen Sie den Verlauf der Spannungen u_1 und u_2 in das folgende Diagramm.



- 1.6. Ein preiswerter Universal-Operationsverstärker (z. B. der im Praktikum verwendete Typ OP07) wird an einer symmetrischen Versorgungsspannung von $\pm 15V$ betrieben. In welchem Bereich $u_{a,min} \dots u_{a,max}$ kann sich die Ausgangsspannung dieses (nicht-idealen) Verstärkers bewegen?



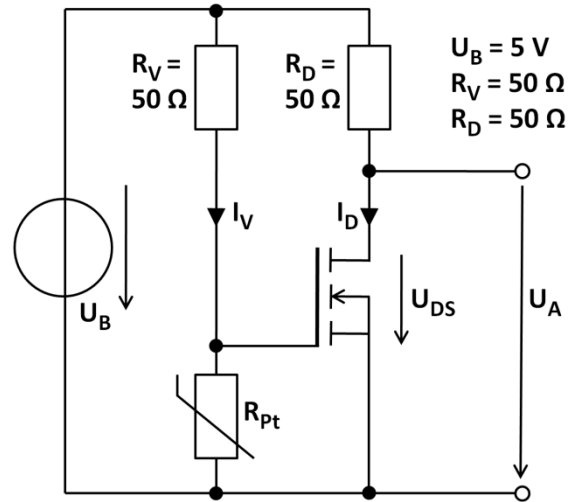
Aufgabe 2 (ca. 14 Punkte)

Mithilfe eines Platinwiderstands soll die Temperatur T gemessen werden. Dazu wird die angegebene Schaltung verwendet.

Der Platinwiderstand ist durch R_{Pt} dargestellt. Für die Abhängigkeit des Widerstands R_{Pt} von der Temperatur T gilt:

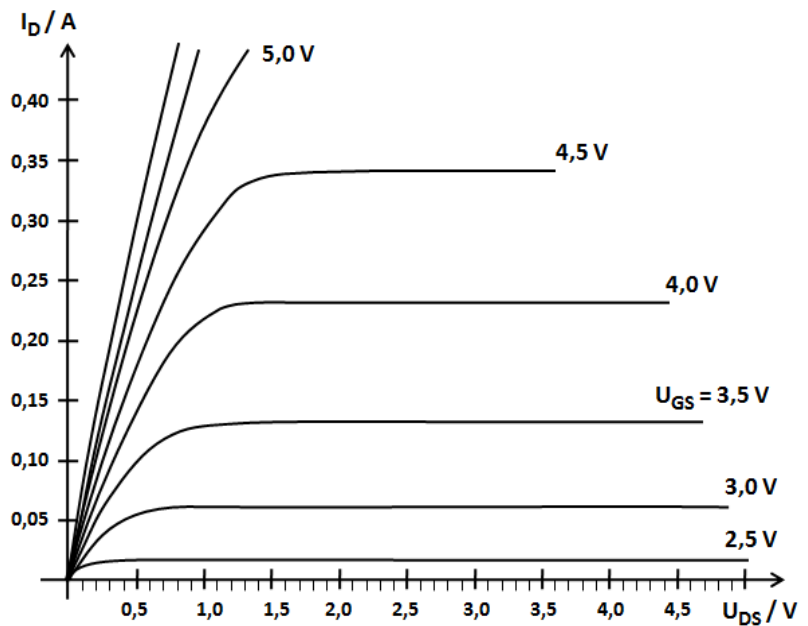
$$R_{Pt} = 50\Omega \cdot \left(1 + 3,91 \cdot 10^{-3} \cdot \frac{T - 20^\circ\text{C}}{1^\circ\text{C}} \right)$$

- 2.1. Berechnen Sie den Widerstand R_{Pt} bei Temperaturen von $T = 20^\circ\text{C}$ und $T = 150^\circ\text{C}$.
(Ersatzwerte: $R_{Pt20} = 50\Omega$, $R_{Pt150} = 150\Omega$)



- 2.2. Zeichnen Sie die Arbeitsgerade in das Kennlinienfeld des Transistors.

(Die Daten der verwendeten Bauteile sind oben im Schaltbild angegeben!)



- 2.3. Welche Art von Transistor wird in dieser Schaltung eingesetzt?

(Handelt es sich um einen Bipolartransistor oder einen MOSFET?)

Um einen NPN-, PNP-, n-Kanal- oder p-Kanaltransistor? Um einen Anreicherungs- oder Verarmungstyp?)

- 2.4. Welche Gate-Source-Spannungen U_{GS} stellen sich bei $T = 20^\circ\text{C}$ und $T = 150^\circ\text{C}$ ein?

- 2.5. Zeichnen Sie die Arbeitspunkte für beide Temperaturen ins Kennlinienfeld des Transistors ein. Welche Ausgangsspannungen U_A ergeben sich für $T = 20^\circ\text{C}$ und $T = 150^\circ\text{C}$?

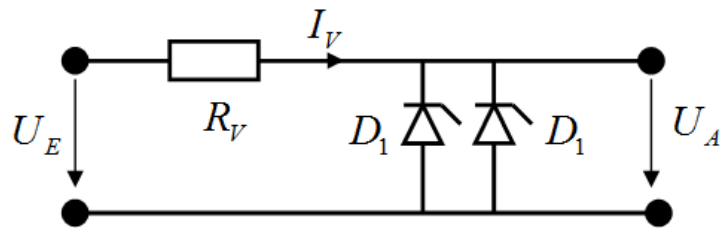
- 2.6. Welche Verlustleistung fällt bei einer Temperatur von $T = 20^\circ\text{C}$ am Widerstand R_{Pt} an? Was bedeutet dies für den Einsatz dieser Schaltung zur Temperaturmessung?

- 2.7. Warum fließt in den Gate-Anschluss eines MOSFETs kein Strom, wenn am Gate eine Gleichspannungsquelle angeschlossen wird (Stichworte genügen).

- 2.8. Skizzieren Sie den inneren Aufbau des hier verwendeten Transistors. (Die unterschiedlichen Halbleiterbereiche, die Anschlüsse inkl. Bezeichnungen sollen erkennbar sein.)

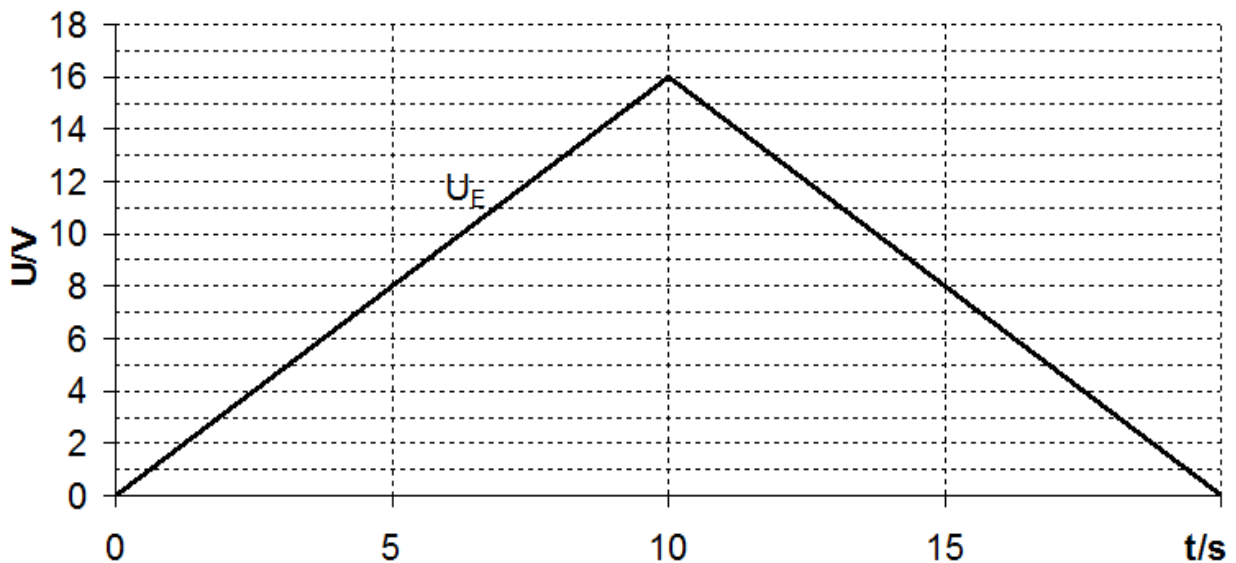
Aufgabe 3 (ca. 15 Punkte)

Gegeben ist eine Stabilisierungsschaltung mit einem Vorwiderstand $R_V = 10\ \Omega$ und zwei parallelen, identischen Zenerdioden D_1 . Die Parameter einer einzelnen Diode D_1 sind bekannt: $U_{z0,1} = 3\text{ V}$, $r_{z,1} = 6\ \Omega$.



- 3.1. Berechnen Sie den Strom I_V , der durch den Vorwiderstand R_V fließt, wenn die Eingangsspannung $U_E = 16\text{ V}$ beträgt.

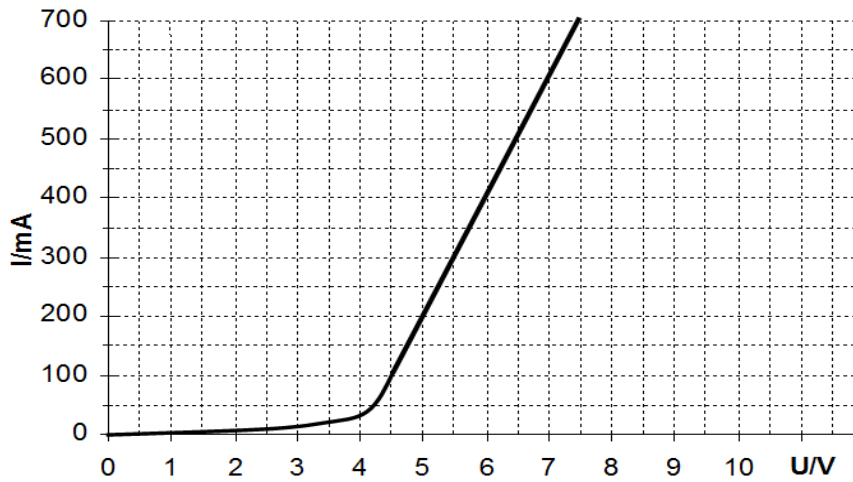
- 3.2. Zeichnen Sie für den untenstehenden Verlauf der Eingangsspannung $U_E(t)$ die dazugehörige Ausgangsspannung $U_A(t)$ ein.



- 3.3. Welche Parameter ($U_{z0,2}$, $r_{z,2}$) müsste eine Zenerdiode D_2 haben, wenn die Parallelschaltung der beiden Zenerdioden D_1 durch die Zenerdiode D_2 ersetzt werden soll, ohne das Stabilisierungsverhalten der Schaltung zu verändern?

Für die folgenden Unterpunkte wird die Parallelschaltung der beiden Zenerdioden D_1 durch eine Zenerdiode D_3 ersetzt, deren Kennlinie im folgenden Diagramm gegeben ist.

Kennlinie der Zenerdiode D_3



- 3.4. Zeichnen Sie das linearisierte Dioden-Ersatzschaltbild und bestimmen Sie die Parameter ($U_{Z0,3}$, $r_{Z,3}$) aus der abgebildeten Kennlinie.

- 3.5. Ergänzen Sie in dem obigen Diagramm („Kennlinie der Zenerdiode D_3 “) die Arbeitsgerade für eine Eingangsspannung $U_E = 10V$. Bestimmen Sie die sich einstellende Ausgangsspannung aus dem Diagramm (Arbeitspunkt einzeichnen!)

Aufgabe 4 (ca. 15 Punkte)

Das folgende C-Programm wird in Maschinensprache übersetzt und auf einem Mikrocontroller des Typs ATmega8515 ausgeführt.

```

/* Taktfrequenz des Controllers */
#define F_CPU 1843200UL

/* AVR-spezifische Include-Dateien */
#include <compat/deprecated.h>
#include <avr/sfr_defs.h>
#include <avr/io.h>
#include <util/delay.h>

/* Hauptprogramm */
int main(void)
{
    /* PB0...PB3 sind Ausgänge, PB4...PB7 sind Eingänge */
    DDRB = 15;

    do
    {
        sbi(PORTB, 0);
        sbi(PORTB, 1);
        _delay_ms(1000); _delay_ms(1000);

        cbi(PORTB, 1);
        _delay_ms(1000);

        sbi(PORTB, 1);
        _delay_ms(1000);

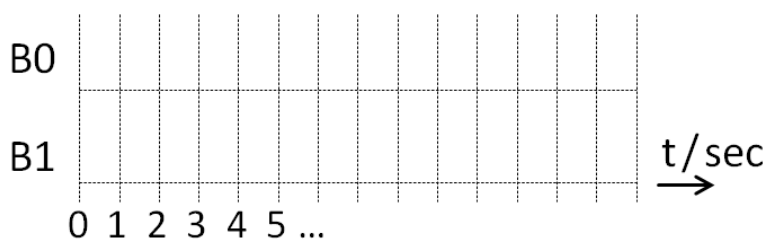
        cbi(PORTB, 0);
        _delay_ms(1000);

        cbi(PORTB, 1);
        _delay_ms(1000);
    }
    while(1 == 1);
    return 0;
}

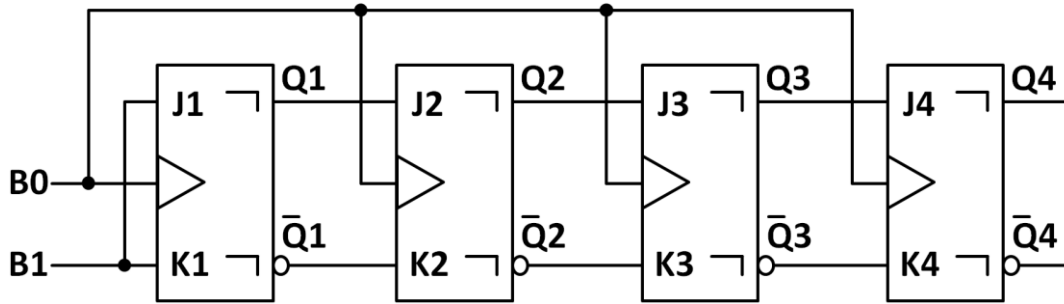
```

4.1. Zeichnen Sie die Signalverläufe, die an den Anschlüssen B0 und B1 des Mikrocontrollers ausgegeben werden, in das folgende Diagramm.

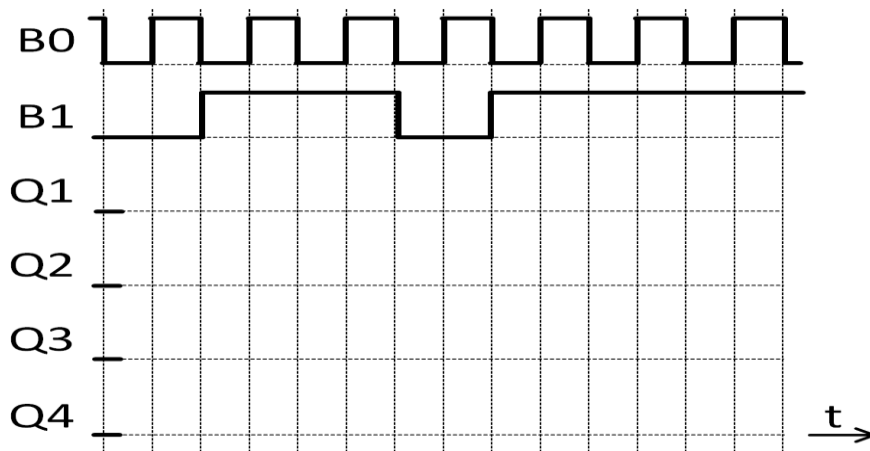
(Hinweis: Die Programmausführung beginnt zum Zeitpunkt $t = 0s$.)



- 4.2. An die Anschlüsse B0 und B1 des Mikrocontrollers wird die abgebildete Schaltung aus vier positiv flankengesteuerten JK-Master/Slave-Flipflops angeschlossen.



Zeichnen Sie Signalverläufe an den Ausgängen Q1, Q2, Q3 und Q4 in das folgende Diagramm. (Hinweis: Auf dem Mikrocontroller läuft nun ein anderes Programm als in Aufgabe 4.1.)



- 4.3. Eine UND-Verknüpfung (auch AND-Gatter genannt) soll aus einzelnen Transistoren und Widerständen aufgebaut werden - also ohne Verwendung von integrierten Schaltkreisen.

Zeichnen Sie eine dazu geeignete Schaltung aus Transistoren und Widerständen in das folgende Feld. Kennzeichnen Sie die beiden Eingänge und auch den Ausgang der UND-Verknüpfung!

Hinweis: Konkrete Bauteildaten (z. B. Widerstandswerte) müssen nicht angegeben werden!

***** ***Viel Erfolg!!!*** *****